



池井 満 (いけい みつる)

所属 インテル株式会社
肩書 シニアスタッフエンジニア

略 歴

- 1982 年 日立化成工業 (株) 入社
- 1993 年 インテル (株) 入社
- 2003 年 HPC プログラムマネージャ
- 2013 年 シニアスタッフエンジニア 工学博士

近 著

- ・「インテル Parallel Studio プログラミングガイド」共著、
カットシステム 2009 年
- ・「A PGAS Execution Model for Efficient Stencil Computation on Many Core Processors」共著、CCGrid, No. 117、2014 年
- ・「効率的なデータ並列ステンシル計算のためのマルチノード・メニーコア プロセッサ向け PGAS 言語実行時システムの設計」共著、電子情報通信学会論文誌. D, 情報・システム, Vol. J99 - D、2016 年